

⑫ 公開実用新案公報(U)

平2-118952

⑬ Int. Cl.<sup>5</sup>

識別記号

庁内整理番号

⑭ 公開 平成2年(1990)9月25日

H 01 L 27/146  
H 04 N 1/028

Z 7334-5C  
7377-5F

H 01 L 27/14

F

審査請求 未請求 請求項の数 1 (全3頁)

⑮ 考案の名称 イメージセンサ

⑯ 実 願 平1-28801

⑰ 出 願 平1(1989)3月14日

⑱ 考 案 者 野 田 聡 神奈川県海老名市本郷2274番地 富士ゼロックス株式会社  
海老名事業所内

⑲ 出 願 人 富士ゼロックス株式 東京都港区赤坂3丁目3番5号  
社

⑳ 代 理 人 弁理士 阪本 清孝

㉑ 実用新案登録請求の範囲

イメージセンサ駆動用IC上に配列された配線用パッドを除いて絶縁層を設け、前記配線用パッド上に光電変換素子を設けて光電変換素子一体型ICチップを形成するとともに、該光電変換素子一体型ICチップがアレイ状に配置されていることを特徴とするイメージセンサ。

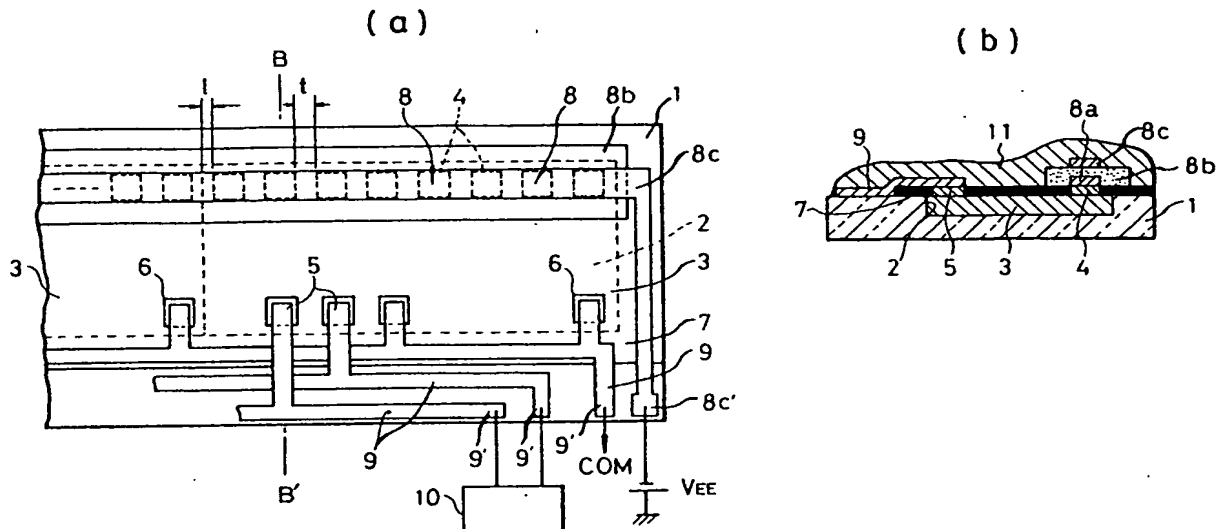
図面の簡単な説明

第1図aは本考案の一実施例のイメージセンサの一部平面説明図、第1図bは第1図aのB-B'線断面説明図、第2図は本実施例のイメージ

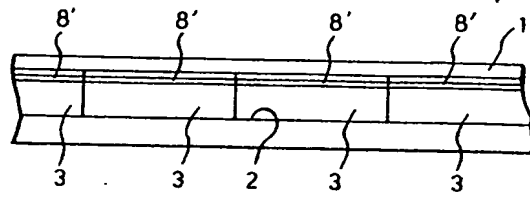
センサの全体を示す平面説明図、第3図は他の実施例のイメージセンサの全体を示す平面説明図、第4図は第3図の一部拡大斜視説明図、第5図は従来のイメージセンサの一部平面説明図、第6図はイメージセンサの簡易等価回路図である。

1……ガラス基板、3……ICチップ、4……配線用パッド、5……パルス入力パッド、6……COM出力パッド、7……絶縁層、8……光電変換素子、8a……下部電極、8b……光導電層、8c……透明共通電極、9……配線、11……パッシベーション膜。

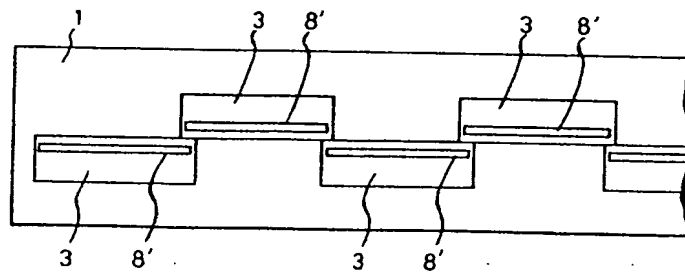
第1図



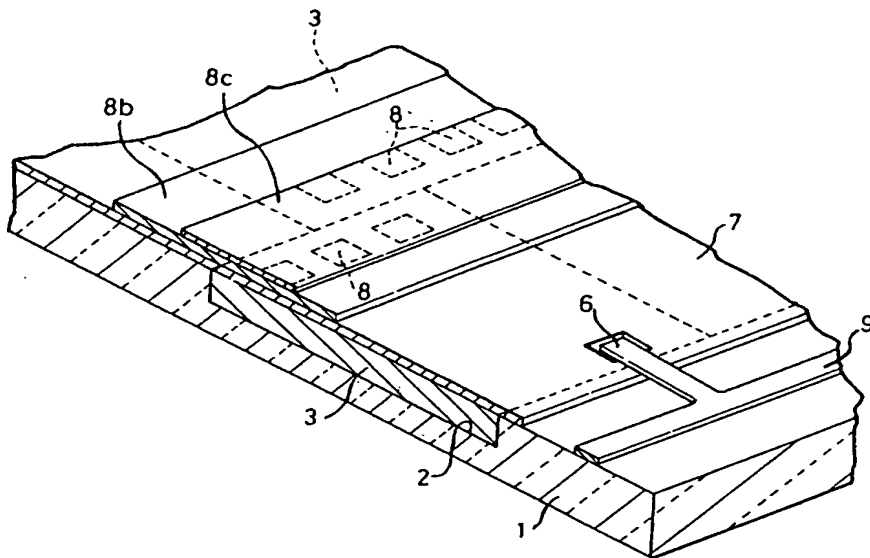
第 2 図



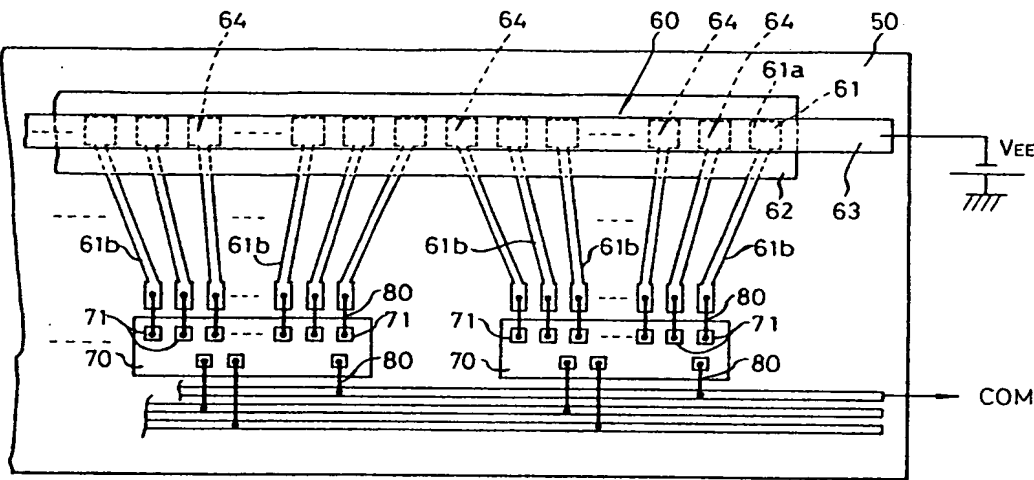
第 3 図



第 4 図



第 5 図



第 6 図

